

เมื่อวันที่ 19 มีนาคม 2561 ณ โรงแรม ฮิป โฮเทล (รัชดาภิเษก) อาจารย์เศรษฐกาล โปร่งนุช อาจารย์ณรงค์ ณรงค์รัตน์ และอาจารย์อภิรักษ์ ธิตินฤมิต เข้าร่วมอบรม Q-WAVE FPGA: เรียนรู้การสร้างระบบ Embedded Systems เบื้องต้นด้วย Xilinx Zynq FPGA (MiniZed) ในคอร์สอบรมเชิงปฏิบัติการนี้ จะเป็นการเรียนรู้เทคโนโลยีพัฒนาระบบสมองกลฝังตัวสมัยใหม่ เพื่อต่อยอดองค์ความรู้ ไอเดีย เพื่อไปสร้างผลิตภัณฑ์ที่แตกต่างของตนเองได้อย่างมืออาชีพ จัดโดย บริษัท คิว เวฟซิสเต็มส์ ร่วมมือกับ บริษัท Avnet Asia Pte Ltd

วรฤทัย หาญโชติพันธ์ : รายงาน

อาจารย์เศรษฐกาล โปร่งนุช : ภาพข่าว







ติดตามข่าวสารได้ที่ www.fit.sru.ac.th , www.facebook.com/ssru.fit